

Elektronika III

Zadania na ćwiczenia, zestaw 5
Informatyka Stosowana III-i rok

1. Używając przerzutników D i bramek logicznych zaprojektować synchroniczny 4-bitowy licznik liczący w naturalnym kodzie dwójkowym
2. Używając przerzutników D i bramek logicznych zaprojektować synchroniczny 4-bitowy licznik liczący w kodzie BCD8421
3. Używając przerzutników D i bramek logicznych zaprojektować synchroniczny 3-bitowy licznik liczący w przód lub w tył w naturalnym kodzie dwójkowym. Kierunek liczenia ma zależeć od stanu dodatkowego sygnału sterującego S.
4. Używając przerzutników D i bramek logicznych zaprojektować synchroniczny 3-bitowy licznik liczący w przód lub w tył w kodzie Gray-a. Kierunek liczenia ma zależeć od stanu dodatkowego sygnału sterującego S.
5. Używając przerzutników D i bramek logicznych zaprojektować asynchroniczny 4-bitowy licznik liczący w naturalnym kodzie dwójkowym.